

委員歴 (5件):

2018 - 現在 電気学会 プロフェッショナル  
2008 - 2009 IEEE SPJW(workshop) General Chair  
2002 - 2009 電気学会・神奈川支所 委員・幹事  
1990 - 2009 電気学会 ノイズ関連技術(計8テーマ)調査専門委員会委員  
2006 - 2007 IEEE SPJW(workshop) Vice General Chair

受賞 (3件):

2014/11 - 公益社団法人・発明協会 発明奨励賞「アナログ入力装置」  
1991 - 社団法人・発明協会 関東地方発明奨励賞「電源電流制御技術」  
1986 - 社団法人・発明協会 関東地方発明奨励賞「アナログ・デジタル変換装置」

特許 (27件)

伝送線路  
電子回路ユニット  
アナログ電流出力回路  
マルチポイント接続信号伝送回路  
信号等価器  
アナログ出力装置  
アナログ信号入力装置  
電力線搬送通信装置  
絶縁電源付きアナログマルチプレクサ  
信号等化器  
電力線搬送通信モデム  
絶縁アナログ入力装置  
アナログ絶縁マルチプレクサ  
電力線搬送通信モデムおよび信号トランス回路  
アナログ入力装置  
モデム装置  
符号誤り率測定装置および符号誤り率測定方法およびデジタルデータ伝送システム  
Signal Transmission Circuit, IC Package, and Mounted Board  
電力線搬送用送受信切替回路  
信号探針及び探針方法ハプロッキングフィルタ  
デジタル信号出力回路  
クロック信号生成装置  
Signal Output System  
冗長クロック回路  
High Speed Bus Circuit System  
Power Supply Start-up Circuit

講演・口頭発表等 (18件)

高速差動信号伝送のクロストーク量低減化検討  
(電子情報通信学会・総合大会 2014)  
時間反転法を用いたノイズ源位置推定手法の高精度化(共著)  
(電子情報通信学会・総合大会 2014)  
時間反転法を用いたノイズ源位置推定手法の検討(共著)  
(電子情報通信学会ソサイエティ大会 2013)  
高速信号伝送におけるクロストーク低減に関する検討(共著)  
(電子情報通信学会ソサイエティ大会 2013)  
同期式インバータにおける電界ノイズとパルス幅の関係に対する検討(共著)  
(電子情報通信学会ソサイエティ大会 2013)  
過渡電磁ノイズをピックアップする磁界アンテナの検討(共著)  
(電子情報通信学会ソサイエティ大会 2013)  
過渡電磁ノイズ可視化に向けたLED表示方法の検討(共著)  
(電子情報通信学会ソサイエティ大会 2013)  
同期式インバータのパルス削減による電界ノイズ低減の検討(共著)  
(電気学会全国大会 2013)  
シールド付きケーブルコネクタのGND板金接続に関するノイズ抑制効果の検討(共著)  
(電子情報通信学会総合大会 2013)  
ネットワーク機器のケーブル故障診断方式の検討(共著)  
(電子情報通信学会総合大会 2013)  
多点接続バスの近似評価モデルとインピーダンス分布最適化(共著)  
(電子情報通信学会総合大会 2013)  
高速デジタル時代のEMC技術  
(経産省)産業技術連携推進会議 第22回EMC研究会 2013)  
過渡電磁ノイズの可視化におけるピークホールド回路に関する研究(共著)  
(第4回大学コンソーシアム八王子学生発表会要旨集 2012)  
GND板金形状とケーブル伝導ノイズ抑制効果の検討(共著)  
(電子情報通信学会ソサイエティ大会 2012)  
トランジェント波形解析を用いたケーブル末端処理方法に対するノイズ耐性評価(共著)

(電子情報通信学会ソサイエティ大会 2012)  
局所的な非対称構造を用いた差動伝送特性改善手法の検証(共著)  
(電子情報通信学会ソサイエティ大会 2012)  
TDRを用いた多重故障診断方式の検討2(共著)  
(電子情報通信学会ソサイエティ大会 2012)  
マルチモードTDR法を用いた多重故障診断方式の検討(共著)  
(電子情報通信学会EMC研究会 2012)

書籍(6件)  
電子機器・装置のノイズ対策入門  
オーム社 2020  
無線通信工学の基礎と演習  
コロナ社 2014  
ハードワゾン・高速信号ボードの設計 応用編  
丸善 2007  
デジタル回路のEMC  
オーム社 2002  
電子機器のノイズアイソレーション技術  
コロナ社 1998  
回路レベルにおけるノイズ対策  
ミマツデータシステム 1992

論文(16件)

- \* Takashi Kuwahara, Yoshihiro Akeboshi, Seiichi Saito. A Study of High-Density Differential Transmission Line of the Package board based on Crosstalk Reduction. 2015 International Conference on Electronic Packaging and iMAPS All Asia Conference (ICEP-IAAC). 2015. 878-881
- \* High Precision Analog Data Acquisition System with Signal Transformer Isolation Technique (共著). 電子情報通信学会・英文論文誌A. 2013. E96A. 6. 1421-1428
- \* 信号トランス回路モデルのパラメータと有線通信線路の周囲に発生する磁界との関係に関する検討(共著). 電子情報通信学会・論文誌 B. 2008. J91-B. 2. 188-198
- \* Keitro Yamagishi, Takuma Ishibashi, Hideyuki Ohashi, Seiichi Saito. A Study on High-Speed Transmission Characteristics of Interconnections from PCB to Chip. IEEE 9TH VLSI PACKAGING WORKSHOP IN JAPAN. 2008. 81-84
- \* 複数のストリップ状抵抗を用いた広帯域テーパ形電力3分配器(共著). 電子情報通信学会・論文誌 C. 2006. J89-C. 5. 259-265
- \* A broadband asymmetric tapered-line power divider with several strip resistors(共著). 電子情報通信学会・英文論文誌C. 2005. E88C. 7. 1395-1400
- \* A low-loss serial power combiner using novel suspended stripline couplers(共著). 電子情報通信学会・英文論文誌 C. 2005. E88C. 1. 15-19
- \* 高周波領域におけるプリント配線基板の周波数特性評価手法(共著). 電子情報通信学会・論文誌 C. 2004. J87-C. 11. 857-863
- \* バックボードを用いた10Gbps高速基板間シリアル信号伝送(共著). 電子情報通信学会・論文誌 C. 2004. J87-C. 11. 864-872
- \* オープンスタブによる低BERシリアル信号伝送の短時間BER測定法. 電子情報通信学会・論文誌 C. 2004. J87-C. 11. 881-889
- \* GIS内断路器ON/OFF時のアークにより発生するサージの電子回路への移行特性解析. 電気学会・論文誌C. 2003. 123. 7. 1204-1211
- \* 接点電流の制御によるデジタル入力装置の低消費電力化(共著). 電気学会・論文誌D. 2002. 122. 2. 89-95
- \* 通信遅延を低減したプロセッサ間通信方式の提案(共著). 情報処理学会・論文誌. 2000. 41. SIG 8. 28-38
- \* 信号伝送路の特性により生じる波形歪みの解析と低消費電力型バス回路の高速化. 電気学会・論文誌C. 2000. 120. 4. 566-574
- \* 外部信号ケーブルに重畳するノイズに対するプリント配線上の回路への誘導ノイズとその低減法. 電気学会・論文誌C. 1999. 119. 12. 1520-1527
- \* 高速バス回路方式. 電気学会・論文誌C. 1997. 117. 4. 376-383

MISC (17件)

- \* A Common mode Noise Filter for High Speed and Wide Band Differential mode Signal Transmission(共著). Proceedings of International Symposium on Electromagnetic Compatibility, York England. 2011. 732-736
- \* Seiichi Saito, Tsuyoshi Kobayashi, Shuichi Nitta. High Speed Signal Transmission Compatibility with Noise Suppression by Common Mode Chokes. 10TH INTERNATIONAL SYMPOSIUM ON ELECTROMAGNETIC COMPATIBILITY. 2011. 334-338
- \* A Time Domain Noise Reduction Filter in Analog Signal Acquisition Interface for Temperature Sensors(共著). Proceedings of 9th International Symposium on Electromagnetic Compatibility, Wroclaw, Poland. 2010
- \* Multi-Band Filters for Frequency Division Duplex Networks in Power Line Communications(共著). Proceedings of 2009 IEEE International Symposium on Electromagnetic Compatibility, Austin. 2009
- \* Seiichi Saito, Yoshihiro Akeboshi, Shuichi Nitta. A Study on the Common Mode Current Generated from an AFE of a Modem and the Magnetic Field Emitted from Signal Wires Driven by the AFE. 2008 INTERNATIONAL SYMPOSIUM ON ELECTROMAGNETIC COMPATIBILITY (EMC EUROPE). 2008. 323-+
- \* A Study on the Correlation between Stray Capacitance of a Signal Transformer and Magnetic Field Emitted from Communication Lines(共著). Proceedings of 2008 IEEE EMC Symposium, Detroit. 2008. 103-+
- \* Study on a Rejection Method of Common Mode Current Focusing an Output. Proceedings of EMC Europe 2006, Barcelona Spain. 2006
- \* Improvement Methods of Eye Pattern with Impedance Mismatch Reflections : Post-Emphasis(共著). Proceedings of 15th Topical Meeting on Electrical Performance of Electronic Packaging, Austin Texas. 2005
- \* Proposal for an efficient BER measurement method in a serial data transmission system with very low BER. Proceedings of 2004 International Symposium on Electromagnetic Compatibility, Eindhoven, The Netherlands. 2004
- \* Study on Interconnection Technology for Over 1Gbps On-Board Signal Transmission(共著). Proceedings of International Conference on Electronics Package Tokyo. 2003
- \* Development of a Traffic Simulator Which Uses Multi-Procsssing Method(共著). Proceedings of International Conference on Simulation and Scientific Computing. 2002. 305-308
- \* A Study on the Transmission Characteristics of Fast Transient Surge Due to Arc Discharge Generated with Disconnect Switch ON/OFF in GIS. Proceedings of EMC Europe 2002, Sorrento Italy. 2002
- \* S Saito. A novel analysis method of bus signal transmission and a proposal for high-speed low-power bus circuit. 2002 IEEE INTERNATIONAL SYMPOSIUM ON CIRCUITS AND SYSTEMS, VOL I, PROCEEDINGS. 2002. 89-92
- \* High-Speed Output Circuit Driving an Un-terminated Bus with Stubs. Proceedings of 4th European Symposium on Electromagnetic Compatibility, Brugge Belgium. 2000
- \* Characteristics of Noise on Printed Circuit Board Trace Induced by Noise Transmitted on External Cables. Proceedings of 1999 International Symposium on Electromagnetic Compatibility, Tokyo. 1999
- \* S Saito, T Kato, S Nitta. PLL noise reduction circuit to stabilize the disturbed clock pulse due to noise. 1998 IEEE INTERNATIONAL SYMPOSIUM ON ELECTROMAGNETIC COMPATIBILITY - SYMPOSIUM RECORD, VOLS 1 AND 2. 1998. 1004-1009
- \* Noise Generated at Live Insertion. Proceedings of Asia-Pacific Conference on Environmental Electromagnetics, Xi'an, China. 1996